

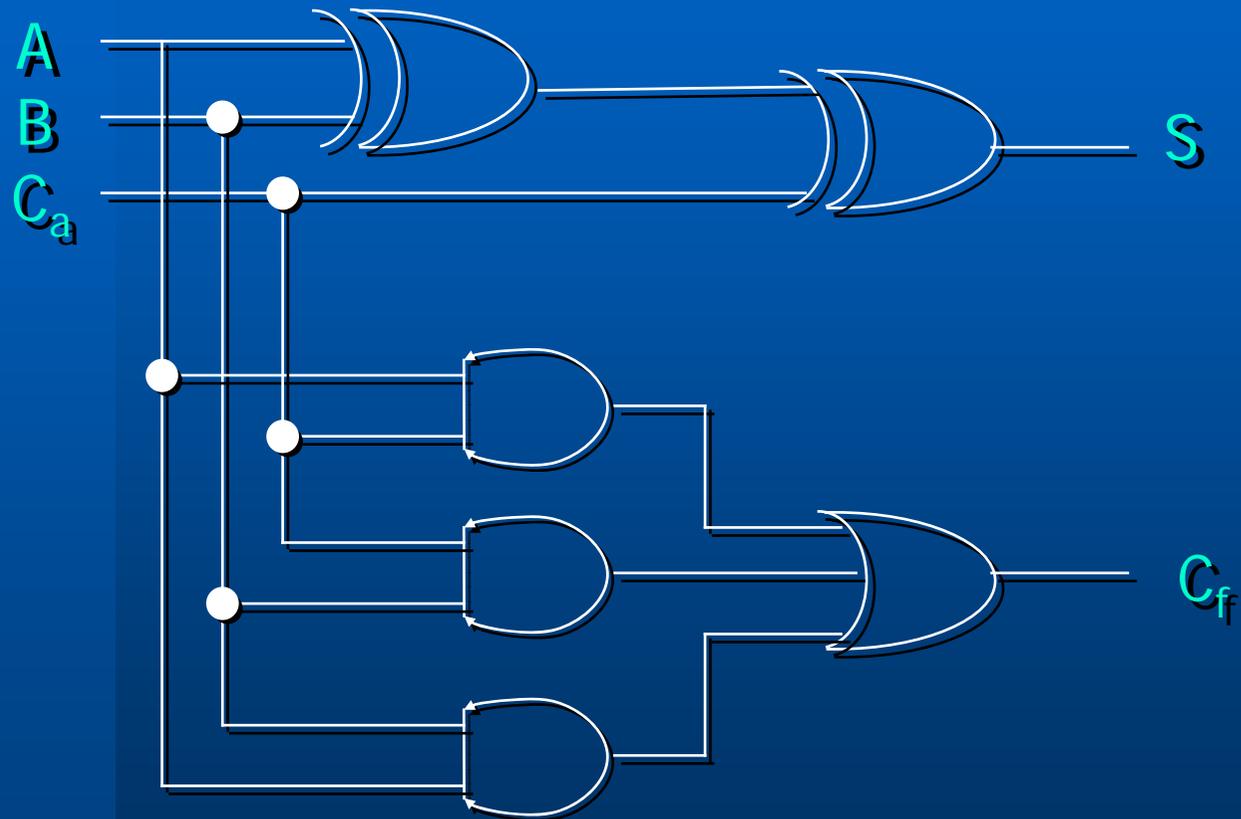
SISTEMAS LÓGICOS

SOMADORES

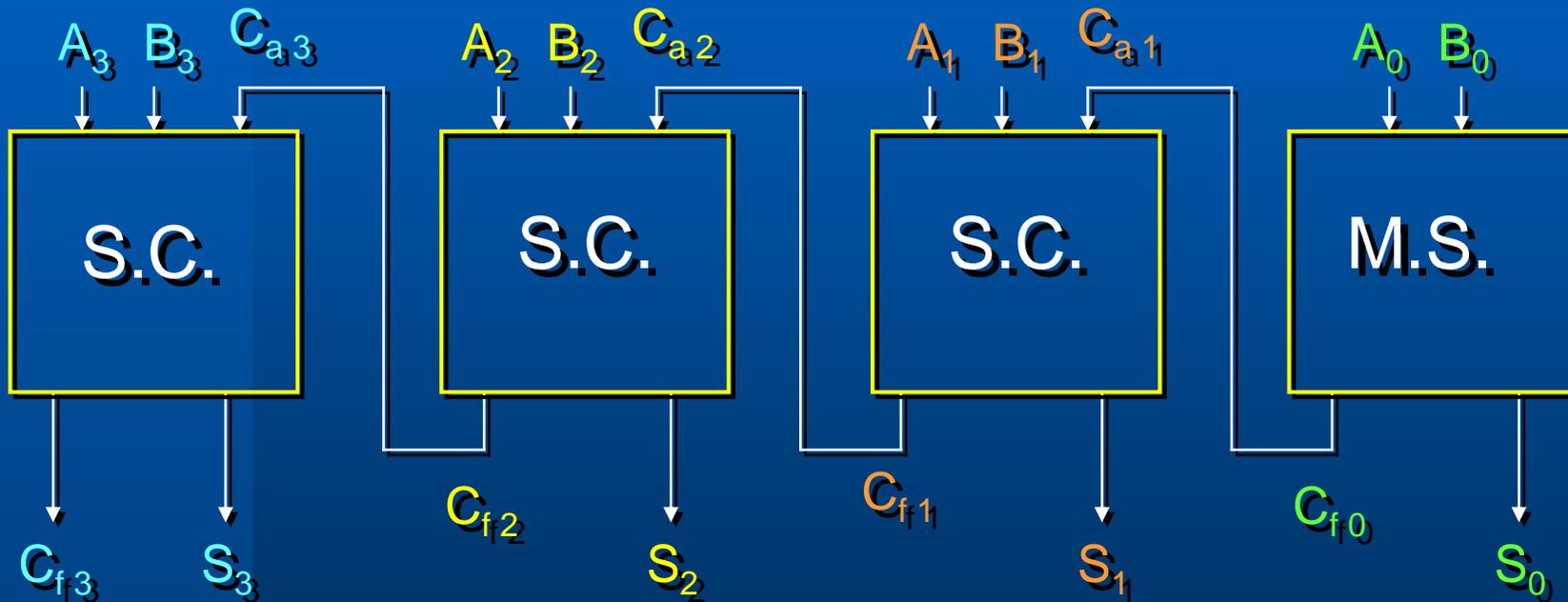
SEL 414 - Sistemas Digitais

Prof. Homero Schiabel

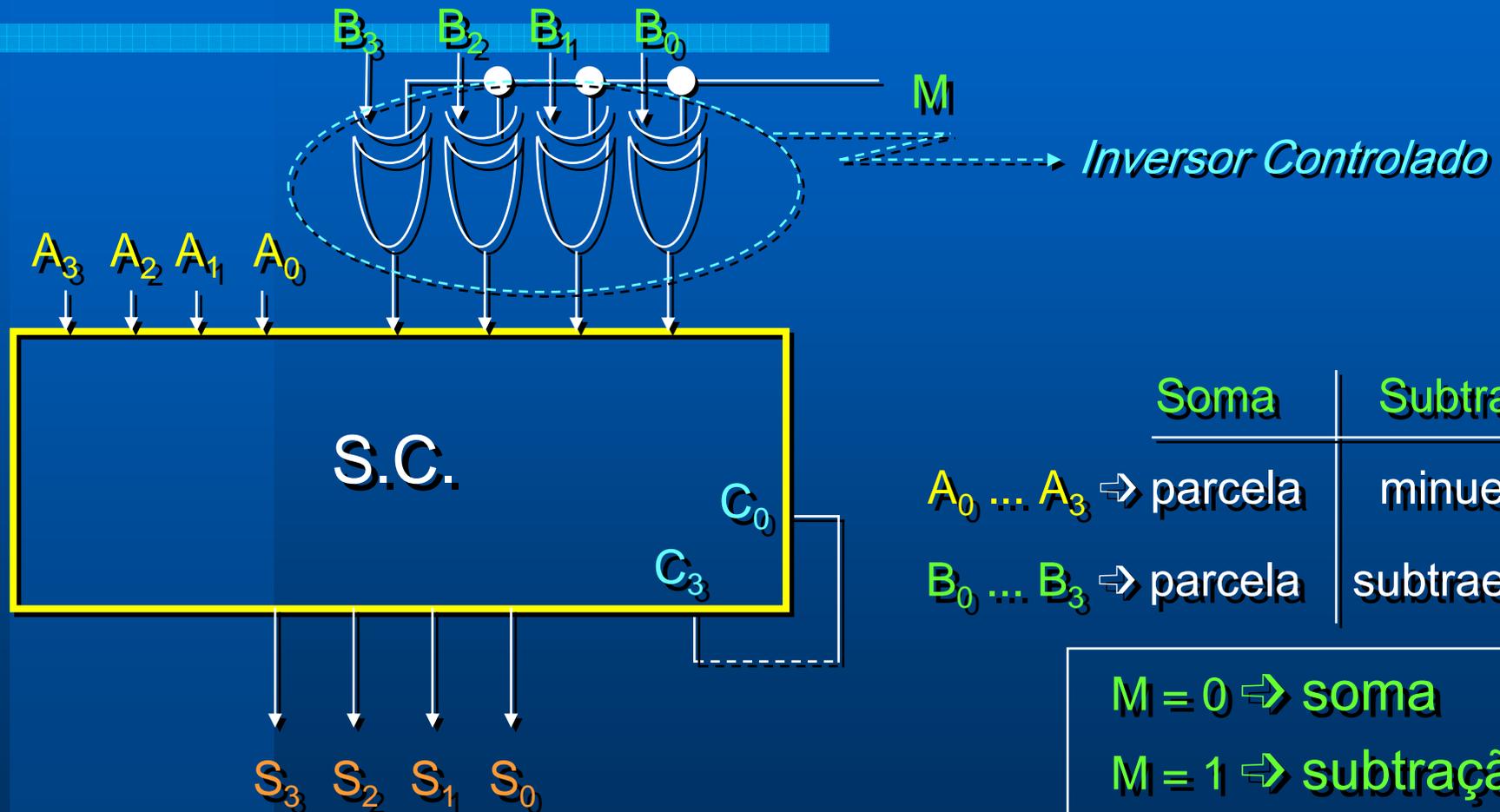
Somador Completo



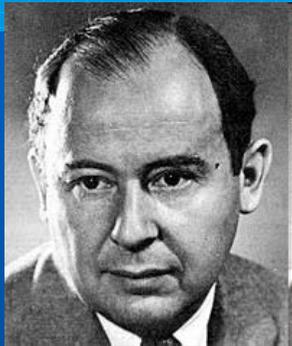
Somador Paralelo (4 bits)



Somador Paralelo Integrado (4 bits)



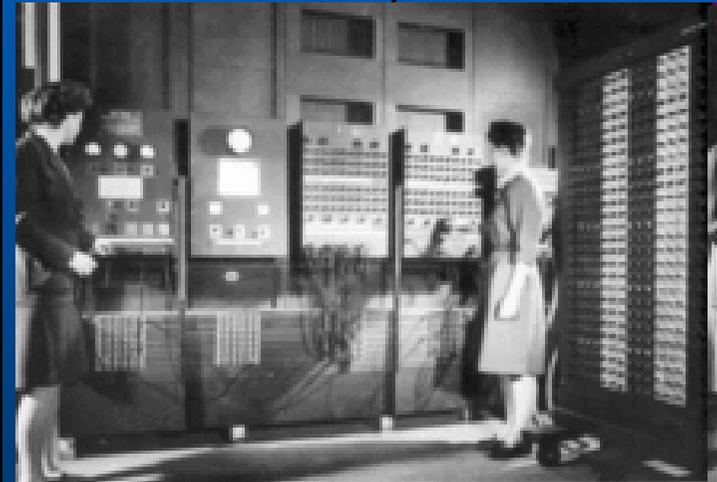
Unidade Lógica Aritmética



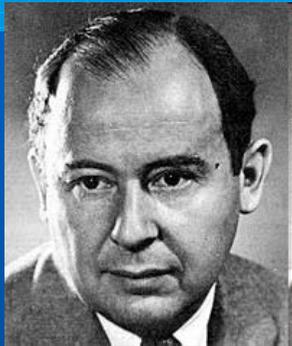
John Von
Neumann
(1903-1957)
Un. Princeton

- 1945: descreveu o que acreditava necessário na sua máquina, incluindo uma ULA → uma necessidade porque garantiria que o computador calcularia operações matemáticas básicas (adição, subtração, multiplicação, divisão)
- Achava razoável que um computador tivesse um órgão especializado para essas operações

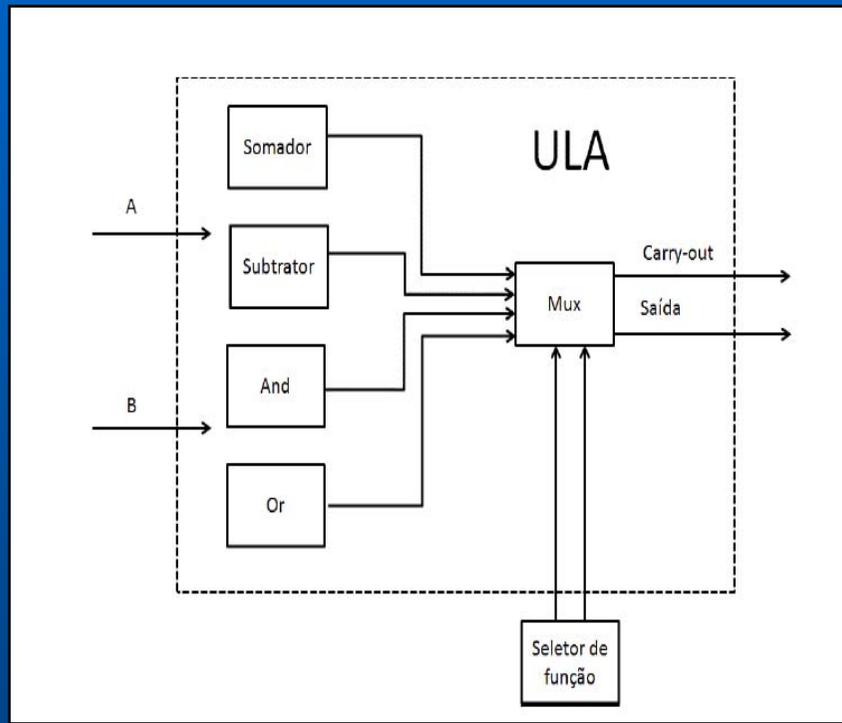
ENIAC (1946)
*Electronic Numerical Integrator
and Computer*



Unidade Lógica Aritmética



John Von
Neumann
(1903-1957)
Un. Princeton



EDVAC (1949)
*Electronic Discrete Variable
Automatic Computer*

Unidade Lógica Aritmética

