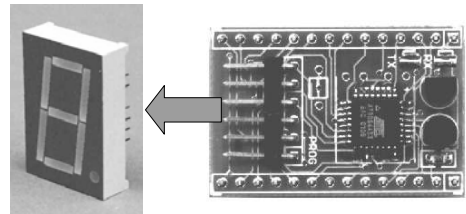


# 8051

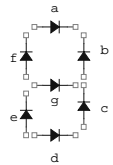
## AULA 9

Interface com Displays

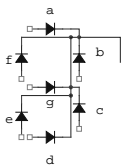
### Interface com Displays de 7 Segmentos



Um Display de 7 segmentos é formado por 7 LED's (a,b,c,d,e,f,g) que são previamente encapsulados e conectados de duas maneiras:

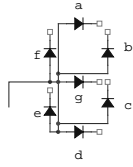


Catodo Comum:



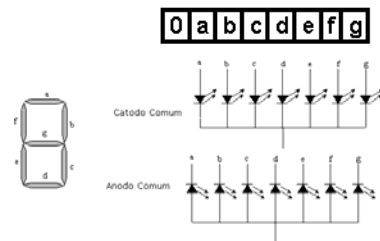
No Catodo Comum acende-se cada LED conectando-se o Comum ao GND e aplicando-se valor lógico 1 em cada segmento que se quer acender.

Anodo Comum:



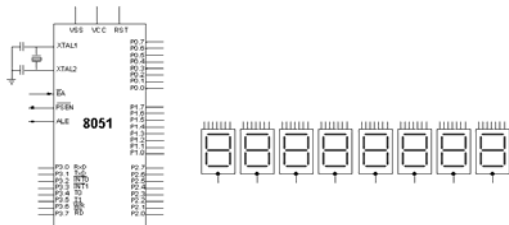
No Anodo Comum acende-se cada LED conectando-se o Comum ao VCC e aplicando-se valor lógico 0 em cada segmento que se quer acender.

Para se interfacear um Display de 7 Segmentos com um Microcontrolador, deve-se determinar quais bits de Porta serão usados para acionar os LED's dos segmentos.



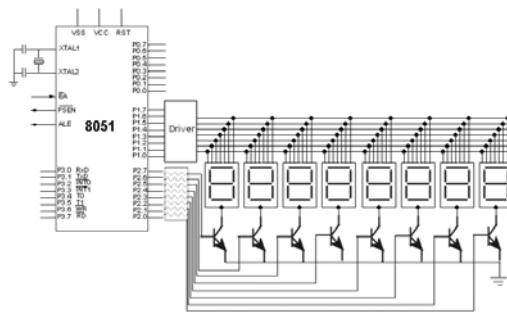


**Problema:** Como interfacear ao 8051 um conjunto de 8 Displays de 7 segmentos?



Seriam necessárias 8 Portas de I/O ?

### Multiplexação de Displays de 7 Segmentos

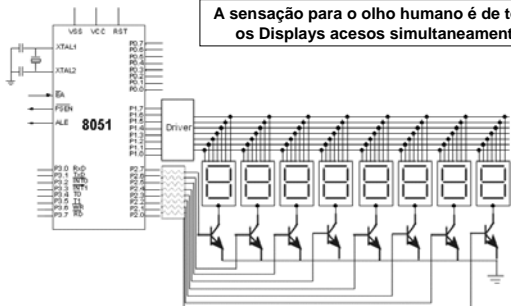


Com apenas duas Portas do 8051 (P1 e P2) é possível Multiplexar no tempo o comando de todos os Displays de 7 Segmentos.

A Porta P1 mantém o valor do código Hexadecimal correspondente ao dígito a ser aceso e a Porta P2 indica em qual dos 8 Displays será aceso o dígito equivalente.

- Portanto, deve ser realizada uma varredura do dígito menos significativo para o dígito mais significativo, controlada pela Porta P2, alterando-se o valor de cada dígito no tempo, através da Porta P1.

A sensação para o olho humano é de todos os Displays acesos simultaneamente.



### Sub-rotina de Multiplexação de 8 Displays de 7 segmentos.

Os códigos hexadecimais correspondentes a cada dígito a ser aceso devem ser armazenados nas posições 30h a 37h (BUFFER).

```

DMUX:    MOV     R0,#30H ; Início do Buffer do Display LSB
          MOV     A,#01  ;
CONT:    ACALL  APAGA   ;
          MOV     P1,0R0 ; Código hexa-7 do dígito enviado ao Display
          MOV     P2,A   ; na posição dada pelo Bit rotacionado em A
          RL      A
          INC     R0
          CJNE   R0,#38H,DIGIT
          JC      CONT
          ACALL  APAGA
          RET

;Sub-rotina que mantém todos os Displays apagados a cada ciclo
APAGA:   MOV     P1,#00
          MOV     P2,#00
          RET
    
```

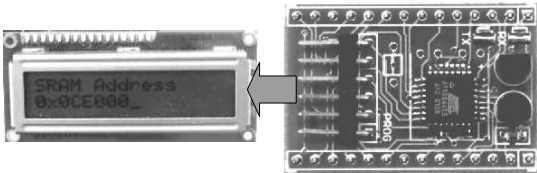
**Exemplo:** Se o número a aparecer nos Displays for:

87509246

As posições de memória (BUFFER) deverão conter:

30h	5Fh	6
31h	33h	4
32h	6Dh	2
33h	7Bh	9
34h	7Eh	0
35h	5Bh	5
36h	70h	7
37h	7Fh	8

## Interface com LCD – Liquid Crystal Display



- Alguns dos LCDs mais utilizados são os displays de 16x2 e 20x2.
  - Isto significa 16 e 20 caracteres em cada uma das duas linhas do display respectivamente.



- O HD44780 é o controlador padrão mais popular utilizado pelos fabricantes de LCD.
- Permite fazer uma comunicação de forma simples com a maioria dos LCDs.

- O padrão da indústria para módulos de LCDs baseados no controlador HD44780 permite utilizar Displays com até 80 caracteres.

- Para isso, o circuito do controlador possui um conector de 14 pinos com as funções mostradas na tabela:

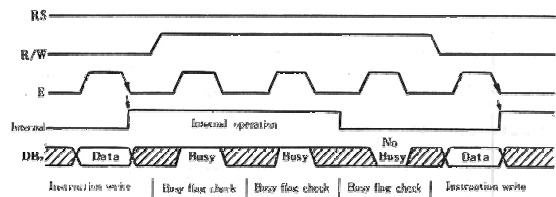
- O HD44780 requer 3 linhas de controle e também 4 ou 8 linhas de I/O para o bus de dados. O usuário deve selecionar operação com 4 ou 8 bits no bus de dados.

Pin number	Symbol	Level	I/O	Function
1	Vss	-	-	Power supply (GND)
2	Vcc	-	-	Power supply (+5V)
3	Vee	-	-	Contrast adjust
4	RS	0/1	I	0 = Instruction input 1 = Data input
5	R/W	0/1	I	0 = Write to LCD module 1 = Read from LCD module
6	E	1, 1->0	I	Enable signal
7	DB0	0/1	I/O	Data bus line 0 (LSB)
8	DB1	0/1	I/O	Data bus line 1
9	DB2	0/1	I/O	Data bus line 2
10	DB3	0/1	I/O	Data bus line 3
11	DB4	0/1	I/O	Data bus line 4
12	DB5	0/1	I/O	Data bus line 5
13	DB6	0/1	I/O	Data bus line 6
14	DB7	0/1	I/O	Data bus line 7 (MSB)

- Se um Módulo de LCD tiver mais que 80 caracteres, o circuito do controlador terá um conector de 16 pinos e a tabela com a nomenclatura dos pinos difere da mostrada ao lado.

## Operação do controlador de LCD HD44780 no modo 8 Bits

### Ciclo de escrita de Instrução



- RS = 0 → Instrução
- RS = 1 → Dado
- RW = 0 → Escrita
- E = 0-1-0 → Habilita a escrita

Conjunto de Instruções para programação do controlador de LCD HD44780

Instrução	Palavra de Instrução						Atividade executada pelo controlador	Tempo	
	D07	D06	D05	D04	D03	D02			
Clear display	0	0	0	0	0	0	1	10-40µs	
Cursor home	0	0	0	0	0	0	1	10-40µs	
Entry mode set	0	0	0	0	0	1	ED S	40µs	
Display On/Off control	0	0	0	0	1	D	C B	40µs	
Cursor/Display shift	0	0	0	1	S/C	R/L	*	40µs	
Function set	0	0	1	DL	N	F	*	40µs	
Set CGRAM address	0	1	CGRAM address						40µs
Set DDRAM address	1	DDRAM address						40µs	
Read busy flag and address counter	BF CGRAM / DDRAM address							0µs	
Write to CGRAM or DDRAM	write data							40µs	
Read from CGRAM or DDRAM	read data							40µs	


DDRAM → RAM de Dados do Display

CGRAM → RAM de Caracteres do Display

### DDRAM → RAM de Dados do Display


**Com N=0 → Display de 1 linha, os endereços dos caracteres são:**

Display size	Character positions	Visible DDRAM addresses
1*8	00..07	0x00..0x07
1*16	00..15	0x00..0x0F
1*20	00..19	0x00..0x13
1*24	00..23	0x00..0x17
1*32	00..31	0x00..0x1F
1*40	00..39	0x00..0x27




**Com N=1 → Display de 2 linhas, os endereços dos caracteres são:**

Display size	Character positions	Visible DDRAM addresses
2*16	00..15	0x00..0x0F + 0x40..0x4F
2*20	00..19	0x00..0x13 + 0x40..0x53
2*24	00..23	0x00..0x17 + 0x40..0x57
2*32	00..31	0x00..0x1F + 0x40..0x5F
2*40	00..39	0x00..0x27 + 0x40..0x67



Para um LCD de 2 linhas no formato 2x16, os endereços da DDRAM, que são visíveis no Display, são os anotados em azul na figura:



Exemplo: Escrever um caractere na primeira posição da segunda linha

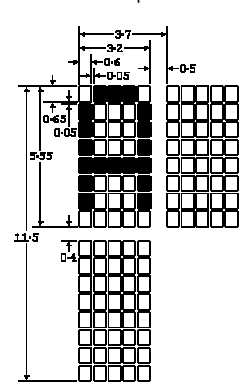
80h → Estabelece o endereço da DDRAM e,  
40h → Estabelece o endereço da primeira posição na linha 2

Portanto, para se escrever um caractere na primeira posição da linha 2 deve-se escrever no endereço 80h + 40h = C0h.

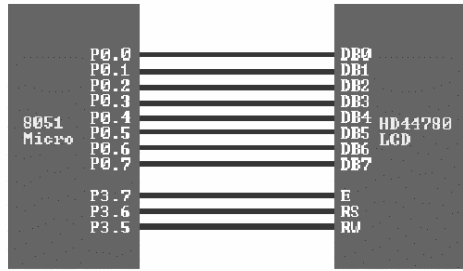
### Conjunto de Caracteres ASCII aceitos e gerados pelo controlador de LCD HD44780

xxxx0000	0	0	0	0	0	1	1	1	1	1	1	1	1	1	1
xxxx0001	!	1	@	A	a	q	q	q	q	q	q	q	q	q	q
xxxx0010	#	3	C	S	C	S	J	U	T	E	E	S	S	S	S
xxxx0100	\$	4	D	T	d	t	v	E	t	P	w	w	w	w	w
xxxx0101	%	5	E	U	e	u	v	o	o	o	o	o	o	o	o
xxxx0110	&	6	F	U	f	u	v	o	o	o	o	o	o	o	o
xxxx0111	?	7	G	W	w	w	w	w	w	w	w	w	w	w	w
xxxx1000	<	8	H	X	h	x	z	z	z	z	z	z	z	z	z
xxxx1001	0	9	I	V	i	v	z	z	z	z	z	z	z	z	z
xxxx1010	*	J	Z	z	z	z	z	z	z	z	z	z	z	z	z
xxxx1011	+	K	L	k	l	k	l	k	l	k	l	k	l	k	l
xxxx1100	,	<	L	l	l	l	l	l	l	l	l	l	l	l	l
xxxx1101	-	M	J	m	j	m	j	m	j	m	j	m	j	m	j
xxxx1110	>	N	n	n	n	n	n	n	n	n	n	n	n	n	n
xxxx1111	?/	0	o	o	o	o	o	o	o	o	o	o	o	o	o

Fonte de 5x7 pontos



**Exemplo de Interface de um LCD (2x16) baseado no controlador HD44780 com o Microcontrolador 8051**



**Exemplo de um Programa para escrever HELLO WORLD no LCD**

```

ORG 0
Nome das linhas de Dados e Controle
DB0 EQU P0 0
DB1 EQU P0 1
DB2 EQU P0 2
DB3 EQU P0 3
DB4 EQU P0 4
DB5 EQU P0 5
DB6 EQU P0 6
DB7 EQU P0 7
ENAB EQU P3 7
RS EQU P3 6
RW EQU P3 5
DATA EQU P0
.....
* Programa principal
* Exemplo: Escrever HELLO WORLD no LCD, sendo a
* primeira palavra no inicio da primeira linha e a
* segunda palavra a partir da posição 10 da segunda
* linha do LCD
.....
LCALL INIT_LCD
LCALL CLEAR_LCD
MOV A,#" "
LCALL WRITE_TEXT
MOV A,#"H"
LCALL WRITE_TEXT
MOV A,#"E"
LCALL WRITE_TEXT
MOV A,#"L"
LCALL WRITE_TEXT
MOV A,#"O"
LCALL WRITE_TEXT
MOV A,#" "
LCALL WRITE_TEXT
MOV A,#"W"
LCALL WRITE_TEXT
MOV A,#"O"
LCALL WRITE_TEXT
MOV A,#"R"
LCALL WRITE_TEXT
MOV A,#"L"
LCALL WRITE_TEXT
MOV A,#"D"
LCALL WRITE_TEXT
MOV A,#" "
LCALL WRITE_TEXT
SMB 0
.....

```

A palavra HELLO deverá ser escrita na primeira posição da primeira linha do Display e a palavra WORLD deverá ser escrita na posição 10 da segunda linha do Display

```

.....
Sub-rotina de Inicialização do controlador do LCD
.....
INIT_LCD:
CLR RV           : Inicia ciclo de escrita no LCD
SETB ENAB       : Habilita o LCD
CLR RS          : Modo Instrução
MOV DATA,#30h  : Display de 2 linhas, Modo 8 Bits
CLR ENAB       : Desabilita o LCD
LCALL WAIT_LCD : aguarda o LCD executar o comando
.....
SETB ENAB
CLR RS
MOV DATA,#0Eh  : Liga o LCD e o Cursor
CLR ENAB
LCALL WAIT_LCD
.....
SETB ENAB
CLR RS
MOV DATA,#06h  : LCD em recepção e cursor move para
                 : a direita a cada caractere
CLR ENAB
LCALL WAIT_LCD
RET
.....
0 0 1 1 1 0 0 0   38h
Function set
0 0 1 DL N F * *
.....
0 0 0 0 1 1 1 0   0Eh
Display On/Off
control
D=1 → Liga Display
C=1 → Liga Cursor
B=1 → Pulse Cursor
.....
0 0 0 0 0 1 1 0   06h
Entry mode set
.....
D=0 → Cursor → VD=0 → decrementa
VD=1 → Incrementa
S=1 → Cursor e Display
S=0 → Não desloca o Display
.....

```

```

.....
Sub-rotina para limpar a tela do LCD
.....
CLEAR_LCD:
CLR RV
SETB ENAB
CLR RS
MOV DATA,#01h
CLR ENAB
LCALL WAIT_LCD
RET
.....
0 0 0 0 0 0 0 1   01h
Clear display
.....
Display
00 01 02 03 04 05 06 07 08 09 10 11 12 13 14 15 16
Line 1 00 01 02 03 04 05 06 07 08 09 10 11 12 13 14 15 ...
Line 2 40 41 42 43 44 45 46 47 48 49 50 51 52 53 54 55 ...
.....
Sub-rotina para posicionar o cursor do LCD
.....
A posição deve estar armazenada no Acumulador
.....
POS_LCD:
CLR RV
SETB ENAB
CLR RS
ADD A,#80h
MOV DATA,A
CLR ENAB
LCALL WAIT_LCD
RET
.....
1 0 0 0 0 0 0 0   80h
0 1 0 0 0 1 0 1   4Ah
1 1 0 0 0 1 0 1   CAh
Set DDRAM address DDRAM address
.....

```

```

*****
: Sub-rotina para escrever um caractere no LCD *
: O Carater em ASCII deve estar no Acumulador *
*****
WRITE_TEXT
  CLR   RW
  SETB  ENAB
  SETB  RS           ; Modo Dados
  MOV   DATA A
  CLR   ENAB
  LCALL WAIT_LCD
  RET
*****

```



```

*****
: Sub-rotina que espera o LCD executar um comando *
*****
WAIT_LCD:
  SETB  RW           ; Inicia o ciclo de leitura no LCD
  SETB  ENAB        ; Habilita o LCD
  CLR   RS          ; Modo Instrução
  MOV   DATA #0FFh ; Garante PI como entrada
  JB   DB7, $       ; Se o bit DB7 estiver em alto,
                   ; o LCD está ocupado
  CLR   ENAB        ; Desabilita o LCD
  CLR   RW          ; Finaliza o ciclo de leitura no LCD
  RET
*****

```